

Mapa de Memoria y E / S - Modo Programación		
PRG / RUN = '0' >>> PROG		
Dispositivo	Dir. uP	CS Activo
<b>Bootloader</b> ( 128K )	0xFFFF 0xE0000	<b>FLASH</b>
<b>Usuario</b> ( 128K )	0xDFFF 0xC0000	<b>FLASH</b>
<b>Usuario</b> ( 128K )	0xBFFF 0xA0000	<b>FLASH</b>
<b>Usuario</b> ( 128K )	0x9FFF 0x80000	<b>FLASH</b>
<b>Página 1</b> ( 128K )	0x7FFF 0x60000	<b>FLASH</b>
<b>Página 1</b> ( 128K )	0x5FFF 0x40000	<b>FLASH</b>
<b>Página 0</b> ( 128K )	0x7FFF 0x60000	<b>FLASH</b>
<b>Página 0</b> ( 128K )	0x5FFF 0x40000	<b>FLASH</b>
<b>RAM High</b> ( 128K )	0x3FFF 0x20000	<b>RAM</b>
<b>RAM Low</b> ( 128K )	0x1FFF 0X00000	<b>RAM</b>

Dispositivo	Dir. uP	CS Activo
<b>Serial Port</b> ( 16 K )	0xFFFF 0xC000	<b>CS_SERIAL</b>
<b>Paginador</b> ( 16 K )	0xBFFF 0x8000	<b>PAGINA</b>
<b>Habilitador NMI</b> ( 16 K )	0x7FFF 0x4000	<b>NMI_ENABLE</b>
<b>IO FPGA</b> ( 16 K )	0x3FFF 0x0000	<b>CS_FPGA</b>

La página 0 (256K) comprende el rango 0x0000 a 0x3FFFF de las direcciones de la memoria FLASH

La página 1 (256K) comprende el rango 0x4000 a 0x7FFFF de las direcciones de la memoria FLASH

Ambas páginas aparecen en el mapa de memoria del sistema en la ventana ubicada en (0x40000 a 0x7FFFF)