



Interface de E/S para Intel 8086

Tamaño: A4 Ver. 2.0 Rev. A Revisó: Ing. Gustavo Minucci
 Fecha: 16-May-2007 Hora: 21:22:50 Pag. 1 / 1
 Archivo: D:\Werk\ECA\Protel 99\CPU Digital 3\Ver 2.0\CPU Digital 3.Ddb - IO

Digital III
 Fac. de Ingeniería Electrónica
 Universidad Nacional de Rosario
 Rosario - Santa Fe - Argentina